

Memory mapped I/O

Metodo di interazione con dispositivi di I/O: una parte degli indirizzi di memoria è assegnata ai dispositivi, e lo scambio di dati avviene tramite normali operazioni di load e store. La MMU stabilisce se scrivere/leggere dati dalla memoria o dal bus I/O in base all'indirizzo richiesto.

Ciascun dispositivo deve mantenere:

- il range di indirizzi assegnatogli dal SO in fase di configurazione;
- un buffer di controllo, nel quale vengono scritti i comandi, e un flag per avviarne l'esecuzione;
- un buffer per i dati.

I dispositivi non selezionati mantengono le porte in uno stato di alta impedenza per non interferire nelle operazioni di quelli attivi sul bus.

