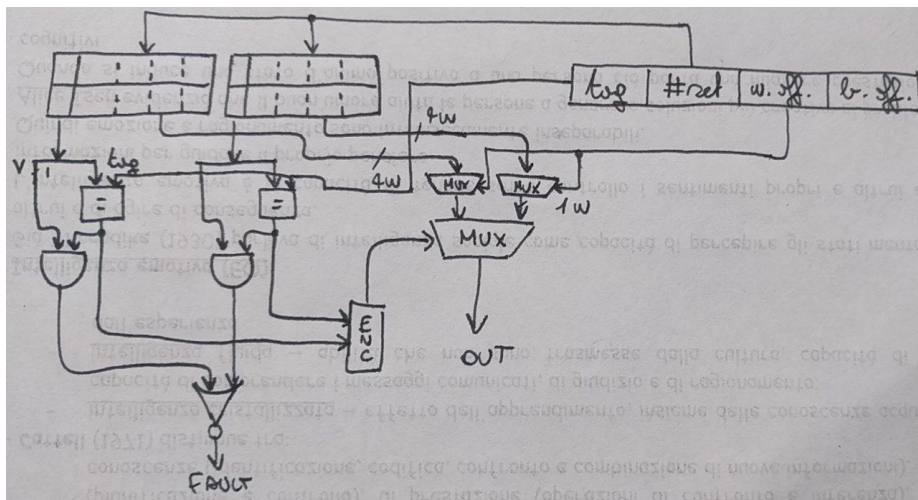


Cache set associativa

O associativa su insiemi. Utilizza indirizzamento diretto per selezionare un insieme di linee di cache (blocchi), tra cui viene scelta quella corretta confrontando i tag (memoria associativa).



2 set da 2 blocchi di 4 parole, sola lettura, con bit di validità

Questo è l'approccio utilizzato per i processori moderni. Tipicamente ci sono:

- 8-16 parole per linea;
- almeno 4 linee per insieme (4-way set associative);
- due cache L1 separate per IM (set associative anche se potrebbe essere ad indirizzamento diretto) e DM.